

(12)特許協力条約に基づいて公開された国際出願

(19)世界知的所有権機関  
国際事務局



(43)国際公開日  
2005年7月28日 (28.07.2005)

PCT

(10)国際公開番号  
WO 2005/069492 A1

(51)国際特許分類<sup>7</sup>:

H03M 13/19

(72)発明者; および

(21)国際出願番号:

PCT/JP2005/000471

(75)発明者/出願人(米国についてのみ): 仙田 裕三  
(SENDA, Yuzo) [JP/JP]; 〒1088001 東京都港区芝五丁目7番1号 日本電気株式会社内 Tokyo (JP).

(22)国際出願日:

2005年1月17日 (17.01.2005)

(74)代理人: 宮崎 昭夫, 外(MIYAZAKI, Teruo et al.); 〒1070052 東京都港区赤坂1丁目9番20号 第16興和ビル8階 Tokyo (JP).

(25)国際出願の言語:

日本語

(81)指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,

(30)優先権データ:

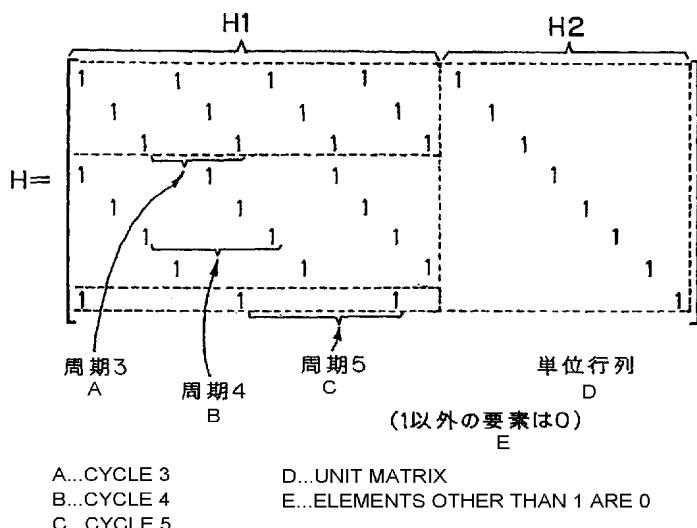
特願2004-011923 2004年1月20日 (20.01.2004) JP

(71)出願人(米国を除く全ての指定国について): 日本電気  
株式会社 (NEC CORPORATION) [JP/JP]; 〒1088001  
東京都港区芝五丁目7番1号 Tokyo (JP).

/続葉有/

(54)Title: INSPECTION MATRIX GENERATION METHOD, DATA TRANSMISSION SYSTEM, ENCODING DEVICE, DE-CODING DEVICE, AND INSPECTION MATRIX GENERATION PROGRAM

(54)発明の名称: 検査行列生成方法、データ伝送システム、符号化装置、復号装置および検査行列生成プログラム



A1

WO 2005/069492

(57)Abstract: It is possible to easily generate a low-density parity check code capable of realizing an excellent error correction characteristic. A processing unit (50) of a transmission path encoder configures a check matrix H by a left partial matrix H1 having m rows and k columns and a right partial matrix H2 having m rows and m columns. The processing unit (50) generates the partial matrix H2 as a unit matrix. The processing unit (50) generates the partial matrix H1 in such a manner that it satisfies the condition that it has such a cycle that when arbitrary two rows contained in the partial matrix H1 are selected, the two rows are relatively prime, or when the two rows have identical periodicity, they are different phases. The processing unit (50) generates the check matrix H by connecting the partial matrix H1 and the partial matrix H2.

(57)要約: 優れたエラー訂正特性を実現することができる低密度パリティ検査符号を簡素に生成する。 伝送路  
符号化器の処理部50は、検査行列Hを、左側のm行k列の部分行列H1と右側のm行m列の

/続葉有/



SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

添付公開書類:

— 國際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

## 明 細 書

### 検査行列生成方法、データ伝送システム、符号化装置、復号装置および検査行列生成プログラム

#### 技術分野

[0001] 本発明は、誤り訂正符号としてLDPC(低密度パリティ検査)符号を用いる符号化器(符号化装置)および復号器(復号装置)が検査行列を生成するための検査行列生成方法および検査行列生成プログラムに関し、検査行列生成方法や検査行列生成プログラムを適用したデータ伝送システム、符号化装置および復号装置に関する。

#### 背景技術

[0002] 伝送エラーが生じうる伝送路を介してデータの伝送を行う場合、一般に誤り訂正符号を用いる。図1は、伝送路を介してデータを伝送するデータ伝送システムの構成の一例を示すブロック図である。例えば、図1に示すデータ伝送システムでは、伝送路12を介して送信側の伝送路符号化器11および受信側の伝送路復号器13を備えている。そして、伝送路符号化器11および伝送路復号器13を用いてエラー訂正を行うことによって、データ発生器10からデータ消費器14に送られるデータに伝送エラーが影響しないようにしている。

[0003] 誤り訂正符号として、Reed Solomon(リードソロモン)符号や Turbo(ターボ)符号などが知られている。また、近年、理論限界(シャノン限界)に近い性能を出せるLDPC符号が誤り訂正符号として注目されている。

[0004] LDPC符号化されるメッセージ(データ)のメッセージ長をkとし符号化後の符号語長をnとすると、LDPC符号の検査行列Hは、 $(n-k)$ 行n列の行列として表される。メッセージを $S = (s_1, s_2, \dots, s_k)$ とし符号語を $C = (c_1, c_2, \dots, c_n)$ とすると、符号語Cは、k行n列の生成行列GをメッセージSに乗ずることによって得られる。すなわち、符号語Cは、 $C = SG$ を求めることによって得られる。全ての符号語Cは $H^T C = 0$ の条件を満たすので、 $G^T H = 0$ である。なお、 $C^T$ は符号語Cの転置ベクトルを示し、 $H^T$ は検査行列Hの転置行列を示す。

[0005] LDPC符号の応用例として、例えば、非特許文献1には、パケット列に対してLDP

C符号化を行い、パケット交換網で発生するパケットロス対策にLDPC符号を応用する例が記載されている。

[0006] LDPC符号のエラー訂正特性は検査行列によって決まる。非特許文献2では、LDPC符号のエラー訂正特性の理論解析を開示している。非特許文献2によれば、LDPC符号のエラー訂正特性を決定しているのは、主として検査行列の重み分布である。検査行列は、ほとんど要素「0」によって構成されており、まばらに要素「1」を含む。なお、重みとは、検査行列において各行や各列に含まれる要素「1」の数を示す。

[0007] LDPC符号の発明者であるRobert G. Gallagerが提案した検査行列は、行や列の重みが均一な行列である。Robert G. Gallagerが提案した検査行列によるLDPC符号は、Regular（レギュラ）LDPC符号と呼ばれている。図2は、レギュラLDPC符号の検査行列の一例を示す説明図である。図2に示す検査行列では、各行の重みはそれぞれ要素「1」の数がWR個で一定（均一）であり、各列の重みはそれぞれ要素「1」の数がWC個で一定（均一）である。

[0008] これに対し、非特許文献2では、重みが不均一で特定の分布をもつ検査行列によるLDPC符号のほうが、レギュラLDPC符号に比べて、エラー訂正特性がよいことを明らかにしている。なお、重みが不均一で特定の分布をもつ検査行列によるLDPC符号は、Irregular（イレギュラ）LDPC符号と呼ばれている。

[0009] 最適な重み分布をもつ検査行列を生成する方法として、特許文献1には、符号化率にもとづいて検査行列を生成するLDPC符号用検査行列生成方法が記載されている。特許文献1に記載されたLDPC符号用検査行列生成方法では、重み分布の決定に線形計画法を利用する。そして、行や列あたりの要素「1」の数を決定した後に、疑似乱数を用いて要素「1」の位置を入れ替えることによって検査行列を生成する。

[0010] また、検査行列のエラー訂正特性は、行や列の重み分布だけで決まるわけではない。検査行列の行や列の重み分布が最適であったとしても、検査行列を二部グラフ（タナーグラフ）を用いて表した場合に二部グラフ上に長さ4などの短いループが存在すれば、エラー訂正特性が大幅に劣化することが知られている。

[0011] 図3A及び3Bは、検査行列に対応する二部グラフの例を示す説明図である。図3Aは、検査行列の一例を示す。また、図3Bは、図3Aに示す検査行列を表した二部グ

ラフである。図3Bにおいて、変数ノードは符号語の各ビットに対応し、チェックノードは検査行列の各行に対応する。また、ノード間を結ぶエッジは、検査行列中の要素「1」を表している。図3A及び3Bに示すように、二部グラフ上において、長さ4のループは、検査行列中のいずれか2つの行の間で共通に要素「1」をもつ列(共有列)が2以上存在する場合に発生する。

- [0012] LDPC符号の復号は、一般にsum-product 復号法を用いてエラーが重畠された符号語から元のメッセージを推定することによって行われる。検査行列にループが存在しなければ、sum-product 復号法は、最大事後確率(MAP)推定となる。検査行列にループが存在すると、sum-product 復号法は、最大事後確率推定より劣化し最大事後確率推定の近似にすぎなくなる。そのため、検査行列にループが発生するのを防止する検査行列生成方法がいくつか提案されている。
- [0013] また、検査行列は、エラー訂正特性を決定するだけでなく、符号化における演算コスト(演算回数)や生成行列算出のための演算コストも決定する。一般に符号化を行うには $O(n^2)$ 回の演算が必要であり、生成行列を算出するためには $O(n^3)$ 回の演算が必要である。
- [0014] 生成行列算出の演算コストや符号化の際の演算コストを削減するために、検査行列の一部を単位行列や三角行列にして、生成行列算出や符号化の際の演算回数を $O(n)$ 回に抑える方法が提案されている。
- [0015] 例えば、特許文献2には、サイクリックシフトを表す正方行列の累乗を部分行列として用い、これらの部分行列を組み合わせて検査行列を構成することによって、短いループの発生を防止する低密度パリティ検査符号化方法が記載されている。特許文献2に記載された低密度パリティ検査符号化方法では、ループの発生を防止すると同時に検査行列の三角化を行っている。そして、生成行列と検査行列とを等価にすることによって、符号化の際の演算回数を $O(n)$ 回に抑えている。また、特許文献2に記載された低密度パリティ検査符号化方法では、検査行列を規則的なシフトを用いるだけで生成できるので、検査行列の生成コストも小さい。
- [0016] 非特許文献1:Michael G. Luby, Michael Mitzenmacher, M. Amin Shokrollahi, Daniel A. Spielman, Efficient Erasure Correcting Codes, "IEEE

Transactions on Information Theory", February 2001, Vol. 47, No.2, p.569–584.

非特許文献2:Thomas J. Richardson, M. Amin Shokrollahi, Design of Capacity-Approaching Irregular Low-Density Parity-Check Codes, "IEEE Transactions on Information Theory", February 2001, Vol. 47, No.2, p.619–637.

特許文献1:特開2003-198383号公報(第4-10頁、第1-18図)

特許文献2:特開2002-115768号公報(第6-10頁、第1-9図)

## 発明の開示

[0017] 特許文献1に記載されたLDPC符号用検査行列生成方法によれば、検査行列の生成コストを削減することができる。しかし、検査行列から生成行列を算出する演算コストや、算出した生成行列を用いて符号化を行う際の演算コストの削減はできない。また、検査行列を生成するために線形計画法や疑似乱数を用いた複雑な演算を行わなければならない。

[0018] また、特許文献2に記載された低密度パリティ検査符号化方法では、三角化を行う前の行列の行重みと列重みが一定であり、生成する検査行列がレギュラLDPC符号の検査行列に近くなる。従って、必ずしもエラー訂正特性がよくなるように検査行列を生成することはできない。

[0019] そこで、本発明は、低密度パリティ検査符号において、優れたエラー訂正特性を実現することができ、簡素な方法で検査行列を生成できる検査行列生成方法、データ伝送システム、符号化装置、復号装置および検査行列生成プログラムを提供することを目的とする。

また、本発明は、生成行列の生成の際や符号化の際の演算コストを抑えることができる検査行列生成方法、データ伝送システム、符号化装置、復号装置および検査行列生成プログラムを提供することを目的とする。

[0020] 本発明による検査行列生成方法は、低密度パリティ検査符号におけるm行n列の検査行列Hを生成するための検査行列生成方法であって、検査行列Hを、m行k列( $k=n-m$ )の部分行列H1とm行m列の部分行列H2とで構成し、部分行列H1に含ま

れるいづれの2つの行を選んだ場合であっても、2つの行の周期が素となるか、または2つの行の周期が同一で位相が異なるという条件を満たすように、部分行列H1の各行の行列要素「1」の位置を決定することを特徴とする。

- [0021] また、検査行列生成方法は、周期リストP={p(1), p(2), …, p(PL)}(p(1)～p(PL)は互いに素)を定め、周期リストPの要素p(j)ごとに、周期がp(j)であり位相が異なる最大p(j)個の部分行列H1の行を生成するように構成されていてもよい。そのような構成によれば、周期リストPさえ入力すれば、容易に部分行列H1を生成することができる。
- [0022] また、検査行列生成方法は、先頭の要素p(1)にもとづいて要素p(2)から要素p(P L)までを生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ入力すれば、周期リストPが自動的に決定され、容易に部分行列H1を生成することができる。
- [0023] また、検査行列生成方法は、周期リストPの要素p(j)を、先行する要素p(1)から要素p(j-1)までの全ての要素と互いに素であるという条件を満たす値のうちの最小の値となるように生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ入力すれば、周期リストPが自動的に決定され、容易に検査行列を生成することができる。
- [0024] また、検査行列生成方法は、周期リストPの要素p(j)を、1つ前の要素p(j-1)より大きい素数であるという条件を満たす値のうちの最小の値となるように生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ入力すれば、周期リストPが自動的に決定され、容易に検査行列を生成することができる。
- [0025] また、検査行列生成方法は、部分行列H2として単位行列を生成するように構成されていてもよい。そのような構成によれば、検査行列が単位行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。
- [0026] また、検査行列生成方法は、部分行列H2として、部分行列H2に含まれるいづれの2つの行を選んだ場合であっても、2つの行の周期が素となるか、または2つの行の周期が同一で位相が異なるという条件を満たすように下三角内の行列要素「1」の位置を決定することによって、下三角行列を生成するように構成されていてもよい。その

ような構成によれば、検査行列が下三角行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。

[0027] また、検査行列生成方法は、周期リストP={p(1), p(2), …, p(PL)}(p(1)～p(PL)は互いに素)を定め、周期リストPの要素p(j)ごとに、周期がp(j)であり位相が異なる最大p(j)個の部分行列H2の行を生成するように構成されていてもよい。そのような構成によれば、周期リストPさえ入力すれば、容易に部分行列H2を生成することができる。

[0028] また、検査行列生成方法は、先頭の要素p(1)にもとづいて要素p(2)から要素p(PL)までを生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ入力すれば、周期リストPが自動的に決定され、容易に部分行列H2を生成することができる。

[0029] また、検査行列生成方法は、周期リストPの要素p(j)を、先行する要素p(1)から要素p(j-1)までの全ての要素と互いに素であるという条件を満たす値のうちの最小値となるように生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ入力すれば、周期リストPが自動的に決定され、容易に部分行列H2を生成することができる。

[0030] また、検査行列生成方法は、周期リストPの要素p(j)を、1つ前の要素p(j-1)より大きい素数であるという条件を満たす値のうちの最小の値となるように生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ入力すれば、周期リストPが自動的に決定され、容易に部分行列H2を生成することができる。

[0031] また、検査行列生成方法は、低密度パリティ検査符号におけるm行n列の検査行列を生成するための検査行列生成方法であって、周期リストP={p(1), p(2), …, p(PL)}(p(1)～p(PL)は互いに素)を用いて、N(j)を周期リストPの要素p(1)から要素p(j)までの値の合計であると定義し且つN(0)を0であると定義した場合に、N(j-1)+1≤r≤N(j)であれば、整数iおよび所定の値F(j)を用いて1≤c≤n-m且つc=p(j)·i+r+F(j)の条件を満たす列cに対応する行列要素を「1」とし、c=n-m+rの条件を満たす列cに対応する行列要素を「1」とし、いずれの条件をも満たさない行列要素を「0」とすることによって検査行列の行rを生成するように構成されていてもよ

い。そのような構成によれば、部分行列ごとに生成することなく、いずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように、 $m \times n$ 列の検査行列を一括して生成することができる。また、部分行列ごとに生成することなく、単位行列を含むように検査行列を一括して生成することができる。

従って、低密度パリティ検査符号において、優れたエラー訂正特性を実現することができ、簡素な方法で検査行列を生成することができる。また、検査行列Hが単位行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。

- [0032] また、検査行列生成方法は、 $F(j) = -N(j-1)$ とするように構成されていてもよい。
- [0033] また、検査行列生成方法は、 $F(j) = n-m$ とするように構成されていてもよい。
- [0034] また、検査行列生成方法は、低密度パリティ検査符号における $m \times n$ 列の検査行列を生成するための検査行列生成方法であって、周期リスト $P = \{p(1), p(2), \dots, p(PL)\}$ ( $p(1) \sim p(PL)$ は互いに素)を用いて、 $N(j)$ を周期リストPの要素 $p(1)$ から要素 $p(j)$ までの値の合計であると定義し且つ $N(0)$ を0であると定義した場合に、 $N(j-1) + 1 \leq r \leq N(j)$ であれば、整数*i*を用いて $1 \leq c \leq n-m+r$ 且つ $c = p(j) \cdot i + n-m+r$ の条件を満たす列cに対応する行列要素を「1」とし、条件を満たさない行列要素を「0」とすることによって検査行列の行rを生成するように構成されていてもよい。そのような構成によれば、部分行列ごとに生成することなく、いずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように、 $m \times n$ 列の検査行列を一括して生成することができる。また、部分行列ごとに生成することなく、下三角行列を含むように検査行列を一括して生成することができる。従って、低密度パリティ検査符号において、優れたエラー訂正特性を実現することができ、簡素な方法で検査行列を生成することができる。また、検査行列が下三角行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。
- [0035] また、検査行列生成方法は、低密度パリティ検査符号における $m \times n$ 列の検査行列を生成するための検査行列生成方法であって、周期リスト $P = \{p(1), p(2), \dots, p(PL)\}$ ( $p(1) \sim p(PL)$ は互いに素)を用いて、 $N(j)$ を周期リストPの要素 $p(1)$ から要素 $p(j)$ までの値の合計であると定義し且つ $N(0)$ を0であると定義した場合に、 $N(j-1) + 1 \leq r \leq N(j)$ であれば、整数*i*を用いて $1 \leq c \leq n-m+r$ 且つ $c = p(j) \cdot i + n-m+r$ の条件を満たす列cに対応する行列要素を「1」とし、条件を満たさない行列要素を「0」とすることによって検査行列の行rを生成するように構成されていてもよい。そのような構成によれば、部分行列ごとに生成することなく、いずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように、 $m \times n$ 列の検査行列を一括して生成することができる。また、部分行列ごとに生成することなく、下三角行列を含むように検査行列を一括して生成することができる。従って、低密度パリティ検査符号において、優れたエラー訂正特性を実現することができ、簡素な方法で検査行列を生成することができる。また、検査行列が下三角行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。

PL) } (p(1)～p(PL) は互いに素)と、周期リストQ={q(1), q(2), …, q(QL)} (q(1)～q(QL) は互いに素)とを用いて、N(j)を周期リストPの要素p(1)から要素p(j)までの値の合計であると定義し、N(0)を0であると定義し、M(j)を周期リストQの要素q(1)から要素q(j)までの値の合計であると定義し、且つM(0)を0であると定義した場合に、N(j-1)+1≤r≤N(j)であれば、整数iおよび所定の値F(j)を用いて1≤c≤n-m且つc=p(j)・i+r+F(j)の条件を満たす列cに対応する行列要素を「1」とし、M(j-1)+1≤r≤M(j)であれば、整数iを用いてn-m+1≤c≤n-m+r且つc=q(j)・i+n-m+rの条件を満たす列cに対応する行列要素を「1」とし、いずれの条件をも満たさない行列要素を「0」とすることによって検査行列の行rを生成するように構成されていてもよい。そのような構成によれば、2種類の周期リストにもとづいて、いずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように、m行n列の検査行列を一括して生成することができる。また、下三角行列を含むように検査行列を一括して生成することができる。

- [0036] また、検査行列生成方法は、 $F(j) = -N(j-1)$ とするように構成されていてもよい。
- [0037] また、検査行列生成方法は、 $F(j) = n-m$ とするように構成されていてもよい。
- [0038] また、検査行列生成方法は、先頭の要素p(1)にもとづいて要素p(2)から要素p(PL)までを生成することによって、周期リストPを定めるように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ入力すれば、周期リストPが自動的に決定され、容易に検査行列を生成することができる。
- [0039] また、検査行列生成方法は、周期リストPの要素p(j)を、先行する要素p(1)から要素p(j-1)までの全ての要素と互いに素であるという条件を満たす値のうちの最小値となるように生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ入力すれば、周期リストPが自動的に決定され、容易に検査行列を生成することができる。
- [0040] また、検査行列生成方法は、周期リストPの要素p(j)を、1つ前の要素p(j-1)より大きい素数であるという条件を満たす値のうちの最小の値となるように生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ入力すれ

ば、周期リストPが自動的に決定され、容易に検査行列を生成することができる。

[0041] 本発明によるデータ伝送システムは、データを符号化する符号化装置と、符号化されたデータを復号する復号装置とを含むデータ伝送システムであって、符号化装置は、所定のパラメータにもとづいて、検査行列生成方法を用いて検査行列を生成し、生成した検査行列を用いてデータを低密度パリティ符号化して符号語に変換し、変換した符号語を、伝送路を介して復号装置に送信し、復号装置は、符号化装置が用いるパラメータと同一のパラメータにもとづいて、検査行列生成方法を用いて検査行列を生成し、符号化装置から受信した符号語を、生成した検査行列を用いて復号し符号化前のデータに変換することを特徴とする。

[0042] また、符号化装置は、パラメータとしての所定の周期リストPにもとづいて検査行列を生成し、復号装置は、符号化装置が用いる周期リストPと同一の周期リストPにもとづいて検査行列を生成するように構成されていてもよい。そのような構成によれば、周期リストPさえ定めれば、容易に検査行列を生成することができる。

[0043] また、符号化装置は、パラメータとしての周期リストPの先頭の要素p(1)にもとづいて、要素p(2)から要素p(PL)までを生成することによって、周期リストPを定め、定めた周期リストにもとづいて検査行列を生成し、復号装置は、符号化装置が用いる要素p(1)と同一の要素p(1)にもとづいて、要素p(2)から要素p(PL)までを生成することによって、周期リストPを定め、定めた周期リストにもとづいて検査行列を生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ定めれば、周期リストPが自動的に決定され、容易に検査行列を生成することができる。

[0044] また、符号化装置は、周期リストPの要素p(j)を、先行する要素p(1)から要素p(j-1)までの全ての要素と互いに素であるという条件を満たす値のうちの最小値となるように生成し、復号装置は、周期リストPの要素p(j)を、先行する要素p(1)から要素p(j-1)までの全ての要素と互いに素であるという条件を満たす値のうちの最小値となるように生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ定めれば、周期リストPが自動的に決定され、容易に検査行列を生成することができる。

[0045] また、符号化装置は、周期リストPの要素p(j)を、1つ前の要素p(j-1)より大きい素

数であるという条件を満たす値のうちの最小の値となるように生成し、復号装置は、周期リストPの要素p(j)を、1つ前の要素p(j-1)より大きい素数であるという条件を満たす値のうちの最小の値となるように生成するように構成されていてもよい。そのような構成によれば、周期リストPの先頭要素さえ定めれば、周期リストPが自動的に決定され、容易に検査行列を生成することができる。

- [0046] また、符号化装置は、伝送路を介してパラメータを復号装置に送信し、復号装置は、符号化装置から受信したパラメータを用いることによって、符号化装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成するように構成されていてもよい。そのような構成によれば、符号化装置が用いる周期リストと、復号装置が用いる周期リストとの同一性を容易に保つことができる。
- [0047] また、復号装置は、伝送路を介してパラメータを符号化装置に送信し、符号化装置は、復号装置から受信したパラメータを用いることによって、復号装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成するように構成されていてもよい。そのような構成によれば、符号化装置が用いる周期リストと、復号装置が用いる周期リストとの同一性を容易に保つことができる。
- [0048] また、符号化装置は、所定時間ごとにパラメータを伝送路を介して復号装置に送信し、復号装置は、符号化装置から受信したパラメータを用いることによって、符号化装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成するように構成されていてもよい。そのような構成によれば、符号化装置が用いる周期リストと、復号装置が用いる周期リストとの同一性を容易に保つことができる。
- [0049] また、復号装置は、所定時間ごとにパラメータを伝送路を介して符号化装置に送信し、符号化装置は、復号装置から受信したパラメータを用いることによって、復号装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成するように構成されていてもよい。そのような構成によれば、符号化装置が用いる周期リストと、復号装置が用いる周期リストとの同一性を容易に保つことができる。
- [0050] また、符号化装置は、パラメータの内容が更新された場合に、パラメータを伝送路を介して復号装置に送信し、復号装置は、符号化装置から受信したパラメータを用いることによって、符号化装置が用いるパラメータと同一のパラメータにもとづいて検査行

列を生成するように構成されていてもよい。そのような構成によれば、符号化装置が用いる周期リストと、復号装置が用いる周期リストとの同一性をリアルタイムに維持することができる。

[0051] また、復号装置は、パラメータの内容が更新された場合に、パラメータを伝送路を介して符号化装置に送信し、符号化装置は、復号装置から受信したパラメータを用いることによって、復号装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成するように構成されていてもよい。そのような構成によれば、符号化装置が用いる周期リストと、復号装置が用いる周期リストとの同一性をリアルタイムに維持することができる。

[0052] 本発明による符号化装置は、所定のパラメータにもとづいて、検査行列生成方法を用いて検査行列を生成し、生成した検査行列を用いてデータを低密度パリティ符号化して符号語に変換し、変換した符号語を、伝送路を介して復号装置に送信することを特徴とする。

[0053] 本発明による復号装置は、符号化装置から、伝送路を介して符号語を受信し、所定のパラメータにもとづいて、検査行列生成方法を用いて検査行列を生成し、受信した符号語を、生成した検査行列を用いて復号し符号化前のデータに変換することを特徴とする。

[0054] 本発明による検査行列生成プログラムは、低密度パリティ検査符号におけるm行n列の検査行列Hを生成させるための検査行列生成プログラムであって、コンピュータに、検査行列Hを、m行k列の部分行列H1とm行m列の部分行列H2とで構成する処理と( $m=n-k$ )、部分行列H1に含まれるいずれの2つの行を選んだ場合であっても、2つの行の周期が素となるか、または2つの行の周期が同一で位相が異なるという条件を満たすように、部分行列H1の各行の行列要素「1」の位置を決定する処理とを実行させることを特徴とする。

[0055] また、検査行列生成プログラムは、低密度パリティ検査符号におけるm行n列の検査行列を生成させるための検査行列生成プログラムであって、コンピュータに、周期リスト $P=\{p(1), p(2), \dots, p(PL)\}$ ( $p(1) \sim p(PL)$ は互いに素)を用いて、 $N(j)$ を周期リストPの要素 $p(1)$ から要素 $p(j)$ までの値の合計であると定義し且つ $N(0)$ を0

であると定義した場合に、 $N(j-1) + 1 \leq r \leq N(j)$  であれば、整数*i*および所定の値F(*j*)を用いて $1 \leq c \leq n-m$ 且つ $c = p(j) \cdot i + r + F(j)$ の条件を満たす列cに対応する行列要素を「1」とし、 $c = n-m+r$ の条件を満たす列cに対応する行列要素を「1」とし、いずれの条件をも満たさない行列要素を「0」とすることによって検査行列の行rを生成する処理を実行させるように構成させていてもよい。そのような構成によれば、部分行列ごとに生成することなく、いずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように、m行n列の検査行列を一括して生成することができる。また、部分行列ごとに生成することなく、単位行列を含むように検査行列を一括して生成することができる。従って、低密度パリティ検査符号において、優れたエラー訂正特性を実現することができ、簡素な方法で検査行列を生成することができる。また、検査行列Hが単位行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。

[0056] また、検査行列生成プログラムは、低密度パリティ検査符号におけるm行n列の検査行列を生成させるための検査行列生成プログラムであって、コンピュータに、周期リストP={p(1), p(2), …, p(PL)}(p(1)～p(PL)は互いに素)を用いて、N(*j*)を周期リストPの要素p(1)から要素p(*j*)までの値の合計であると定義し且つN(0)を0であると定義した場合に、 $N(j-1) + 1 \leq r \leq N(j)$  であれば、整数*i*を用いて $1 \leq c \leq n-m+r$ 且つ $c = p(j) \cdot i + n-m+r$ の条件を満たす列cに対応する行列要素を「1」とし、条件を満たさない行列要素を「0」とすることによって検査行列の行rを生成する処理を実行させるように構成させていてもよい。

そのような構成によれば、部分行列ごとに生成することなく、いずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように、m行n列の検査行列を一括して生成することができる。また、部分行列ごとに生成することなく、下三角行列を含むように検査行列を一括して生成することができる。従って、低密度パリティ検査符号において、優れたエラー訂正特性を実現することができ、簡素な方法で検査行列を生成することができる。

また、検査行列が下三角行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。

[0057] また、検査行列生成プログラムは、低密度パリティ検査符号におけるm行n列の検査行列を生成させるための検査行列生成プログラムであって、コンピュータに、周期リスト $P = \{p(1), p(2), \dots, p(PL)\}$ ( $p(1) \sim p(PL)$ は互いに素)と、周期リスト $Q = \{q(1), q(2), \dots, q(QL)\}$ ( $q(1) \sim q(QL)$ は互いに素)とを用いて、 $N(j)$ を周期リストPの要素 $p(1)$ から要素 $p(j)$ までの値の合計であると定義し、 $N(0)$ を0であると定義し、 $M(j)$ を周期リストQの要素 $q(1)$ から要素 $q(j)$ までの値の合計であると定義し且つ $M(0)$ を0であると定義した場合に、 $N(j-1) + 1 \leq r \leq N(j)$ であれば、整数*i*および所定の値 $F(j)$ を用いて $1 \leq c \leq n-m$ 且つ $c = p(j) \cdot i + r + F(j)$ の条件を満たす列cに対応する行列要素を「1」とし、 $M(j-1) + 1 \leq r \leq M(j)$ であれば、整数*i*を用いて $n-m + 1 \leq c \leq n-m+r$ 且つ $c = q(j) \cdot i + n-m+r$ の条件を満たす列cに対応する行列要素を「1」とし、いずれの条件をも満たさない行列要素を「0」とすることによって検査行列の行rを生成する処理を実行させるように構成されていてもよい。そのような構成によれば、2種類の周期リストにもとづいて、いずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように、m行n列の検査行列を一括して生成することができる。また、下三角行列を含むように検査行列を一括して生成することができる。

[0058] 本発明によれば、検査行列Hの部分行列H1を、いずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように生成する。2つの行が互いに素となる周期をもつようにした場合には、2つの行に共有列が存在しないようにできる。また、周期が同一である場合に互いに異なる位相をもつようにした場合には、2つの行に共有列が最大でも1つしか存在しないようにできる。よって、二部グラフ上での短いループによるエラー訂正の性能劣化を防止できる。また、互いに素である複数の周期を用いて行を生成するので、行重みの均一化によるエラー訂正の性能劣化を防止することができる。さらに、周期と位相が定まれば、簡易に部分行列H1を生成することができる。従って、低密度パリティ検査符号において、優れたエラー訂正特性を実現するこ

とができ、簡素な方法で検査行列を生成することができる。

### 図面の簡単な説明

[0059] [図1]データ伝送システムの構成の一例を示すブロック図である。  
[図2]レギュラLDPC符号の検査行列の一例を示す説明図である。  
[図3A]検査行列の一例を示す図である。  
[図3B]検査行列に対応する二部グラフの例を示す説明図である。  
[図4]本発明による検査行列作成方法を適用した伝送路符号化器の構成の一例を示すブロック図である。  
[図5]処理部50が部分行列H1を生成する処理経過の一例を示す流れ図である。  
[図6]処理部50が生成する検査行列Hの一例を示す説明図である。  
[図7]処理部50が部分行列H2を生成する処理経過の一例を示す流れ図である。  
[図8]処理部50が生成する検査行列Hの他の例を示す説明図である。  
[図9]処理部50が検査行列Hを生成する処理経過の一例を示す流れ図である。  
[図10]処理部50が生成する検査行列Hのさらに他の例を示す説明図である。

### 符号の説明

[0060] 50 処理部  
51 メモリ  
52 入出力部

### 発明を実施するための最良の形態

[0061] 実施の形態1.

以下、本発明の第1の実施の形態を図面を参照して説明する。図4は、本発明による検査行列生成方法を適用した伝送路符号化器の構成の一例を示すブロック図である。図4に示すように、伝送路符号化器は、処理部50、メモリ51および入出力部52を含む。

[0062] 図4において、処理部50は、LDPC符号の検査行列を生成し、生成した検査行列をメモリ51に書き込む。また、処理部50は、メモリ51からデータ列(メッセージ)を読み出し、読み出したデータ列をLDPC符号化して符号語を生成する。そして、処理部50は、生成した符号語を入出力部52に出力する。

[0063] メモリ51は、検査行列およびデータ列などを記憶する。入出力部52は、処理部50からの符号語を外部に出力する。例えば、入出力部52は、伝送路を介して符号語を伝送路復号器に送信する。入出力部52は、データ列が外部から入力された場合には、入力されたデータ列をメモリ51に書き込む。

[0064] また、伝送路符号化器は、処理部50に検査行列の生成処理やデータ列の符号化処理を実行させるための各種プログラムを記憶する記憶部(図示せず)を備える。例えば、伝送路符号化器の記憶部は、コンピュータに、検査行列Hを、m行k列の部分行列H1とm行m列の部分行列H2とで構成する処理と( $m = n - k$ )、部分行列H1に含まれるいずれの2つの行を選んだ場合であっても、2つの行の周期が素となるか、または2つの行の周期が同一で位相が異なるという条件を満たすように、部分行列H1の各行の行列要素「1」の位置を決定する処理とを実行させるための検査行列生成プログラムを記憶する。

[0065] 本実施の形態では、メッセージ長がkであり符号語長がnである場合に、処理部50がLDPC符号の符号化に用いるm行n列の検査行列Hを生成する場合を説明する。ここで、 $m = n - k$ である。本実施の形態において、処理部50は、検査行列Hを、左側のm行k列の部分行列H1と右側のm行m列の部分行列H2とから構成する。

[0066] 本実施の形態では、処理部50は、部分行列H2を単位行列として生成する。また、処理部50は、部分行列H1を所定の条件に従って行列要素「1」または「0」をもつ行列として生成する。そして、処理部50は、部分行列H1と部分行列H2とを結合することによって検査行列Hを生成する。以下、部分行列H1の生成処理を説明する。

[0067] 処理部50は、各行において、所定の周期と所定の位相とによって定まる位置の行列要素が「1」となるようにし、他の行列要素が「0」となるように部分行列H1を生成する。ここで、周期とは、行の中に含まれる要素「1」と要素「1」との距離を示す。本実施の形態では、行の中に要素「1」が周期ごとに配置される。また、位相とは、行の中にある要素「1」のうち最も左側にある要素の列の位置である。位相は、1から周期までの値をとる。周期と位相とが定まれば、行中の要素「1」の位置および要素「1」の個数が決定される。

[0068] 本実施の形態では、処理部50は、部分行列H1に含まれる任意の2行を選んだ場

合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように部分行列H1を生成する。処理部50は、部分行列H1の各行を順に生成する際に、次の行の生成に用いる周期および位相を、それまでに生成した全ての行の周期および位相に対して、2つの条件のうちのいずれかを満たすように選択する。

[0069] 図5は、処理部50が部分行列H1を生成する処理経過の一例を示す流れ図である。処理部50は、周期リストP={p<sub>1</sub>, p<sub>2</sub>, ..., p<sub>j</sub>}を設定する(ステップS110)。例えば、ユーザによって周期リストPの各要素が入力されると、処理部50は、入力された各要素を含む周期リストPを設定する。また、例えば、上位のアプリケーションに従って各要素が入力されると、処理部50は、入力された各要素を含む周期リストPを設定する。ステップS110において、周期リストPの各要素は互いに素となるように設定され、周期リストPの要素の値の合計がm以上となるように設定される。

[0070] 処理部50は、部分行列H1の各行の生成に用いる各変数を初期化する(ステップS120)。本実施の形態では、周期を示す周期変数a、変数b、および部分行列H1の各行のうちの生成対象の行を示す生成対象行番号rが変数として用いられる。なお、本実施の形態では、変数bの値が各行の要素「1」のうち最も左側にある要素の位置と一致する。

従って、本実施の形態では、変数bが位相を示す位相変数としての役割を果たす。

[0071] ステップS120において、処理部50は、周期リストPの先頭要素p<sub>1</sub>を周期変数aの初期値として設定し、変数bの初期値を1に設定する。また、処理部50は、生成対象行番号rの初期値を1に設定する。

[0072] 処理部50は、生成対象行番号rに対応する行を生成する(ステップS121)。ステップS121において、処理部50は、生成式c=a·i+bを用いて部分行列H1の行rを生成する。処理部50は、生成式c=a·i+bで表される列cに位置する行列要素を「1」とし、それ以外の行列要素を「0」として行rを生成する。ここで、iは、整数である。

[0073] 処理部50は、生成した行rが部分行列H1の最終行であるか否かを判断する(ステップS122)。最終行であると判断した場合には、処理部50は、部分行列H1の生成の処理を終了する。最終行でないと判断した場合には、処理部50は、変数bおよび

生成対象行番号rを更新する(ステップS123)。ステップS123において、処理部50は、生成対象行番号rに1を加算する。また、処理部50は、変数bに1を加算する。

[0074] 変数bを更新すると、処理部50は、変数bが周期変数aの値以下であるか否かを判断する(ステップS124)。 $b \leq a$ であると判断した場合には、処理部50は、ステップS121の処理に戻り、ステップS121以降の処理を繰り返し実行する。

[0075]  $b \leq a$ でないと判断した場合には、処理部50は、周期変数aを更新する(ステップS125)。ステップS125において、処理部50は、周期リストPから次の要素の値を読み込んで周期変数aの値に設定する。また、処理部50は、変数bの値を1に設定する。そして、処理部50は、ステップS121の処理に戻り、ステップS121以降の処理を繰り返し実行する。

[0076] 図6は、処理部50が生成する検査行列Hの一例を示す説明図である。図6に示す検査行列Hは、メッセージ長が $k=12$ であり符号語長が $n=20$ であるとして生成された行列である。従って、図6に示すように、検査行列Hの行数は、 $m=n-k=8$ である。また、図6に示すように、処理部50は、検査行列Hのうちの部分行列H2を単位行列として生成している。また、検査行列Hのうちの部分行列H1は、ステップS110において周期リスト $P=\{3, 4, 5\}$ と設定されて、図2に示す処理に従って生成されたものである。

[0077] 例えば、ステップS120において、処理部50は、周期リストPの先頭要素3を周期変数aの初期値として設定し、変数bおよび生成処理対象番号rの初期値をそれぞれ1に設定する。ステップS121において、処理部50は、これらの変数a, bを用いて、 $i=0, 1, 2, 3$ の場合にそれぞれ $c=1, 4, 7, 10$ と求める。そして、図6に示すように、処理部50は、部分行列H1の1行目の要素のうち、1, 4, 7, 10列目の要素を「1」とし、それ以外の要素を「0」として行を生成する。

[0078] 次に、ステップS123において、変数bおよび生成処理対象番号rをそれぞれ2に更新すると、処理部50は、周期変数 $a=3$ および変数b=2を用いて、 $i=0, 1, 2, 3$ の場合にそれぞれ $c=2, 5, 8, 11$ と求める。そして、図3に示すように、処理部50は、部分行列H1の2行目の要素のうち、2, 5, 8, 11列目の要素を「1」とし、それ以外の要素を「0」として行を生成する。

[0079] 部分行列H1の3行目を生成し変数bを4に更新すると、ステップS124において、処理部50は、変数b=4が周期変数a=3以下でないと判断し、周波数変数aを4に更新する。そして、処理部50は、図6に示すように、周波数変数a=4を用いて部分行列H1の4行目から7行目までを生成する。

[0080] 部分行列H1の8行目を生成すると、処理部50は、生成した行r=8が最終行であると判断して処理を終了する。以上の手順によって、部分行列H1が生成される。そして、処理部50は、部分行列H1と部分行列H2とを結合して、図6に示す検査行列Hを生成する。

[0081] 図6に示すように、本例では、部分行列H1において、周期3および周期4についてはそれぞれ全ての位相(1から周期の値までの位相)に対応する行が存在し、周期5については位相1に対応する行だけが存在する。

[0082] 図6に示すように、部分行列H1の1行目から3行目までのいづれかの行と、4行目から7行目までのいづれかの行と、8行目の行とは、互いに周期が素となっており、共有列が最大でも1つしか存在しない。また、1行目から3行目までのいづれか2つの行を選んだ場合、周期は3で同一であるが位相が互いに異なっており共有列は存在しない。同様に、4行目から7行までのいづれか2つの行を選んだ場合、周期は4で同一であるが位相が互いに異なっており共有列は存在しない。

[0083] なお、ステップS121において、生成式として $c=a \cdot i + b$ という条件を用いるのではなく、生成式として $c=a \cdot i + k + r$ を用いてもよい。そのようにすれば、検査行列H全体を見た場合の部分行列H1およびH2の位相を合わせることができる。

[0084] また、周期リストPは複数の要素を含むものであるが、これら複数の要素は、1つのパラメータから生成するようにすることもできる。例えば、周期リストPの要素は、互いに素であるという条件だけでなく、並びが昇順であるという条件を満たすものとする。そして、周期リストPの要素は2つの条件を満たす値のうちの最小値であると定義すると、パラメータとして先頭要素p1だけを定めれば周期リストP全体の各要素を決定できる。

[0085] また、先頭要素p1以外の要素piは1つ前の要素p(i-1)より大きい素数のうちの最小の素数であると定義しても、先頭要素p1だけを定めれば周期リストP全体を決定で

きる。

[0086] 本実施の形態ではステップS110において周期リストP全体を設定する場合を説明したが、周期リストPの各要素を1つのパラメータから生成するための定義を取り入れることによって各要素を決定的に導出できるようにしてもよい。この場合、ステップS125において、処理部50は、周期変数aを更新する度に周期リストPの要素を生成してもよい。例えば、処理部50は、ステップS110において要素p1のみを設定し、定義された条件を満たす次の値をステップS125で求めるようにしてもよい。そのようにすれば、ステップS110において周期リストP全体を設定するのと実質的に等価な動作を実現することができる。

[0087] また、本実施の形態では、伝送路符号化器がLDPC符号化に用いるために検査行列Hを生成する場合を説明したが、検査行列生成方法は、伝送路復号器が符号語の復号に用いるために検査行列Hを生成する場合にも適用できる。

[0088] 以上のように、本実施の形態によれば、低密度パリティ検査符号に用いるm行n列の検査行列Hは、左側のm行k列の部分行列H1と右側のm行m列の部分行列H2とから構成される。また、処理部50は、部分行列H1に含まれるいずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ(条件a)、または周期が同一である場合には互いに異なる位相をもつ(条件b)という条件を満たすように部分行列H1を生成する。

また、本実施の形態によれば、処理部50は、部分行列H2を単位行列として生成する。

[0089] 条件bに従って生成された部分行列H1の行を含む検査行列Hの行のいずれの2つの行にも、共有列は常に存在しない。よって、長さ4の短いループが発生しないようでき、二部グラフ上での短いループによるエラー訂正の性能劣化を防止することができる。

[0090] また、条件aに従って生成された部分行列H1の行を含む検査行列Hの行のいずれの2つの行にも、周期の最小公倍数ごとに共有列が存在する。この場合、2つの行の周期は互いに素であるので最小公倍数は周期の積である。周期の積がk以上になるように周期を選択すれば、2つの行に共有列は最大でも1つしか存在しないようにで

きる。よって、長さ4の短いループが発生しないようにでき、二部グラフ上での短いループによるエラー訂正の性能劣化を防止することができる。

[0091] また、互いに素である複数の周期を用いて行を生成するので、行重みを不均一にすることができます。よって、行重みの均一化によるエラー訂正の性能劣化を防止することができる。

[0092] さらに、周期と位相が定まれば、簡易な生成式を用いて容易に部分行列H1を生成することができる。従って、低密度パリティ検査符号において、優れたエラー訂正特性を実現することができ、簡素な方法で検査行列Hを生成することができる。また、簡易な方法で部分行列H1を生成できるので、検査行列の生成コストを低減することができる。

[0093] また、本実施の形態によれば、部分行列H2を単位行列として生成するので、入力メッセージがそのまま符号語の一部となる。そのため、処理部50は、LDPC符号化を行う際に、入力メッセージに追加される冗長部のみの算出すればよく、検査行列Hが単位行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。

[0094] 実施の形態2.

次に、本発明の第2の実施の形態を図面を参照して説明する。本実施の形態において、伝送路符号化器の構成は、第1の実施の形態で示したものと同様である。本実施の形態では、伝送路符号化器の処理部50は、第1の実施の形態と同様の処理に従って部分行列H1を生成する。また、本実施の形態では、処理部50は、部分行列H2を下三角行列として生成する。

[0095] 図7は、処理部50が部分行列H2を生成する処理経過の一例を示す流れ図である。本実施の形態では、図7に示すステップS221において、処理部50は、第1の実施の形態のステップS121とは異なる生成式を用いて各行を生成する。なお、ステップS221以外の処理は、第1の実施の形態で示した処理と同様である。

[0096] ステップS221において、処理部50は、生成式 $c = a \cdot i + r$ を用いて部分行列H2の行rを生成する。処理部50は、生成式 $c = a \cdot i + r$ で表される列cに位置する行列要素を「1」とし、それ以外の行列要素を「0」として行rを生成する。ここで、iは、0または負

の整数である。なお、周期リストPは、部分行列H1を生成する場合と部分行列H2を生成する場合とで同一であってもよいし、異なっていてもよい。

[0097] 図8は、処理部50が生成する検査行列Hの他の例を示す説明図である。図8に示す検査行列Hは、図6に示す検査行列Hと同様に、メッセージ長をk=12、符号語長をn=20および検査行列Hの行数をm=8として生成されたものである。また、図8に示す部分行列H1およびH2は、ともに周期リストP={4, 5}として生成されたものである。図8に示すように、処理部50は、図7に示す手順に従って、部分行列H2を下三角行列として生成する。

[0098] 図8に示すように、部分行列H1を生成する場合と同様に、部分行列H2に含まれるいずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように各行を生成することによって、容易に部分行列H2を下三角行列として生成することができる。

[0099] なお、本実施の形態では、部分行列H2が下三角行列である場合を説明したが、検査行列Hの行や列を任意に入れ替えてもエラー訂正特性は同じである。例えば、検査行列Hに含まれる要素の上下を反転して部分行列H2が上三角形行列となるようにもよく、LDPC符号化の意味合いは変わらない。また、検査行列Hに含まれる要素の左右を反転して、検査行列Hの左側のm行m列の部分を三角行列としてもよく、LDPC符号化の意味合いは変わらない。

[0100] また、周期リストPの複数の要素を、1つのパラメータから生成するようにしてもよい。例えば、周期リストPの要素は、互いに素であるという条件だけでなく、並びが昇順であるという2つの条件を満たす値のうちの最小値であると定義してもよい。そのようにすれば、パラメータとして先頭要素p1だけを定めれば周期リストP全体の各要素を決定できる。また、先頭要素p1以外の要素piは1つ前の要素p(i-1)より大きい素数のうちの最小の素数であると定義することによって、先頭要素p1だけを定めれば周期リストP全体を決定できるようにしてもよい。

[0101] また、部分行列H2を生成する際に、周期リストPが1つの要素だけを含むようにP={p}と設定し、要素pがm以上の値となるように設定すると、処理部50は、部分行列H

2を単位行列として生成する。従って、周期リスト $P = \{p\}$ 且つ $p$ を $m$ 以上に設定すると、第1の実施の形態と同様の検査行列 $H$ を生成することができる。

[0102] また、本実施の形態では、伝送路符号化器がLDPC符号化に用いるために検査行列 $H$ を生成する場合を説明したが、検査行列生成方法は、伝送路復号器が符号語の復号に用いるために検査行列 $H$ を生成する場合にも適用できる。

[0103] 以上のように、本実施の形態によれば、処理部50は、部分行列 $H_2$ を下三角行列または単位行列として生成する。部分行列 $H_2$ を下三角行列として生成した場合、条件bに従って生成された検査行列 $H$ のいずれの2つの行にも、共有列は常に存在しない。よって、長さ4の短いループが発生しないようにでき、二部グラフ上での短いループによるエラー訂正の性能劣化を防止することができる。

[0104] また、部分行列 $H_2$ を下三角行列として生成した場合、条件aに従って生成された検査行列 $H$ のいずれか2つの行には、周期の最小公倍数ごとに共有列が存在する。この場合、2つの行の周期は互いに素であるので最小公倍数は周期の積である。周期の積が $n$ 以上になるように周期を選択すれば、部分行列 $H_1$ の2つの行に共有列が最大でも1つしか存在しないようにできるとともに、部分行列 $H_2$ の2つの行に共有列が最大でも1つしか存在しないようにできる。よって、長さ4の短いループが発生しないようにでき、二部グラフ上での短いループによるエラー訂正の性能劣化を防止することができる。

[0105] また、部分行列 $H_2$ を単位行列として生成した場合、条件bに従って生成された検査行列 $H$ のいずれの2つの行にも、共有列は常に存在しない。よって、長さ4の短いループが発生しないようにでき、二部グラフ上での短いループによるエラー訂正の性能劣化を防止することができる。

[0106] また、部分行列 $H_2$ を単位行列として生成した場合、条件aに従って生成された検査行列 $H$ のいずれか2つの行には、周期の最小公倍数ごとに共有列が存在する。この場合、2つの行の周期は互いに素であるので最小公倍数は周期の積である。周期の積が $k$ 以上になるように周期を選択すれば、検査行列 $H$ の2つの行に共有列が最大でも1つしか存在しないようにできる。よって、長さ4の短いループが発生しないようにでき、二部グラフ上での短いループによるエラー訂正の性能劣化を防止することができる。

できる。

[0107] また、本実施の形態によれば、部分行列H2を下三角行列または単位行列として生成するので、入力メッセージがそのまま符号語の一部となる。そのため、処理部50は、LDPC符号化を行う際に、入力メッセージに追加される冗長部のみの算出すればよく、検査行列Hが単位行列または下三角行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。

[0108] 実施の形態3.

次に、本発明の第3の実施の形態を図面を参照して説明する。本実施の形態において、伝送路符号化器の構成は、第1の実施の形態および第2の実施の形態で示したものと同様である。本実施の形態では、伝送路符号化器の処理部50は、部分行列H1および部分行列H2を別々に生成するのではなく、部分行列H1および部分行列H2を同時に生成する。

[0109] 図9は、処理部50が検査行列Hを生成する処理経過の一例を示す流れ図である。本実施の形態では、図9に示すステップS321において、処理部50は、第1の実施の形態および第2の実施の形態とは異なる生成式を用いて各行を生成する。なお、ステップS321以外の処理は、第1の実施の形態および第2の実施の形態と同様である。

[0110] ステップS321において、処理部50は、生成式 $c = a \cdot i + k + r$ を用いて検査行列Hを生成する。処理部50は、生成式 $c = a \cdot i + k + r$ で表される列cに位置する行列要素を「1」とし、それ以外の行列要素を「0」として行rを生成する。ここで、iは、0または負の整数である。

[0111] 図10は、処理部50が生成する検査行列Hのさらに他の例を示す説明図である。図10に示す検査行列Hは、図6および図8に示す検査行列Hと同様に、メッセージ長を $k = 12$ 、符号語長を $n = 20$ および検査行列Hの行数を $m = 8$ として生成されたものである。また、図10に示す検査行列Hは、ステップS110において周期リスト $P = \{4, 5\}$ と設定されて生成されたものである。

[0112] 図10に示すように、処理部50は、図9に示す手順に従って、検査行列Hに含まれるいづれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、また

は周期が同一である場合には互いに異なる位相をもつという条件を満たすように各行を生成する。

従って、いずれか任意の2行に共有列が存在しないか、または最大でも1つしか存在しないようにできる。また、図10に示すように、処理部50は、図9に示す手順に従って、検査行列Hのうち部分行列H2を下三角行列として生成する。

[0113] なお、本実施の形態では、検査行列Hのうち部分行列H2が下三角行列である場合を説明したが、検査行列Hの行や列を任意に入れ替えてもエラー訂正特性は同じである。例えば、検査行列Hに含まれる要素の上下を反転して部分行列H2が上三角形行列となるようにしてもよく、LDPC符号化の意味合いは変わらない。また、検査行列Hに含まれる要素の左右を反転して、検査行列Hの左側のm行m列の部分を三角行列としてもよく、LDPC符号化の意味合いは変わらない。

[0114] また、本実施の形態では、図9に示す手順に従って処理を実行することにより、処理部50は、以下の条件に従って検査行列Hを生成する。ステップS110において設定される周期リストPを $P = \{p(1), p(2), \dots, p(PL)\}$ とし、 $N(j)$ を周期リストPの1番目からj番目までの要素の値の合計とする。また、 $N(0) = 0$ と定義する。生成対象行番号rが $N(j-1) + 1 \leq r \leq N(j)$ を満たす場合には、処理部50は、周期変数a=p(j)を用いて、 $1 \leq c \leq n-m+r$ 且つ $c = p(j) \cdot i + n-m+r$ を満たす列cの行列要素を「1」とし、それ以外の行列要素を「0」として行rを生成する。ここで、iは、整数である。

[0115] また、本実施の形態ではステップS321において $1 \leq c \leq n-m+r$ 且つ $c = p(j) \cdot i + n-m+r$ を満たす列cの要素を「1」とする場合を説明したが、要素を「1」とする条件は、本実施の形態で示したものに限られない。例えば、生成対象行番号rが $N(j-1) + 1 \leq r \leq N(j)$ を満たす場合に、処理部50は、周期リストPの要素番号jを用いて定まる所定の値F(j)を用いて、「1」とする要素を定めてもよい。この場合、処理部50は、ステップS321において、 $1 \leq c \leq n-m$ 且つ $c = p(j) \cdot i + r + F(j)$ を満たす列c、および $c = n-m+r$ を満たす列cに位置する行列要素を「1」とし、それ以外の行列要素を「0」として行rを生成する。そのようにすれば、検査行列HのうちH2に相当する部分を単位行列として生成することができる。

[0116] 要素番号jを用いて定まる値F(j)として、例えば、 $F(j) = -N(j-1)$ を用いてもよい。

また、例えば、 $F(j) = n - m$ を用いてもよい。

[0117] また、本実施の形態では、ステップS110において周期リストが1つだけ設定される場合を説明したが、設定される周期リストは1つに限られない。例えば、周期リストPに加えて、ステップS110において周期リスト $Q = \{q(1), q(2), \dots, q(QL)\}$ を設定してもよい。この場合に、 $M(j)$ をリストQの1番目からj番目までの要素の値の合計とし、 $M(0) = 0$ と定義する。そして、処理部50は、2つの条件を用いて「1」とする要素を定めてもよい。

[0118] 例えば、生成対象行番号rが $N(j-1) + 1 \leq r \leq N(j)$ を満たす場合には、処理部50は、ステップS321において、 $1 \leq c \leq n - m$ 且つ $c = p(j) \cdot i + r + F(j)$ を満たす列cに位置する行列要素を「1」とする。更に、生成対象行番号rが $M(j-1) + 1 \leq r \leq M(j)$ を満たす場合には、処理部50は、 $n - m + 1 \leq c \leq n - m + r$ 且つ $c = q(j) \cdot i + n - m + r$ を満たす列cに位置する行列要素を「1」とし、それ以外の行列要素を「0」として行rを生成する。なお、 $F(j)$ として、例えば、 $F(j) = -N(j-1)$ を用いてもよく、 $F(j) = n - m$ を用いてもよい。

[0119] また、周期リストPの複数の要素を、1つのパラメータから生成するようにしてもよい。例えば、周期リストPの要素は、互いに素であるという条件だけでなく、並びが昇順であるという2つの条件を満たす値のうちの最小値であると定義してもよい。そのようにすれば、パラメータとして先頭要素 $p_1$ だけを定めれば周期リストP全体の各要素を決定できる。また、先頭要素 $p_1$ 以外の要素 $p(j)$ は1つ前の要素 $p(j-1)$ より大きい素数のうちの最小の素数であると定義することによって、先頭要素 $p_1$ だけを定めれば周期リストP全体を決定できるようにしてもよい。

[0120] また、本実施の形態では、伝送路符号化器がLDPC符号化に用いるための検査行列Hを生成する場合を説明したが、検査行列生成方法は、伝送路復号器が符号語の復号に用いるための検査行列Hを生成する場合にも適用できる。

[0121] 以上のように、本実施の形態によれば、部分行列ごとに生成することなく、いずれか任意の2行を選んだ場合に、2つの行が互いに素となる周期をもつ、または周期が同一である場合には互いに異なる位相をもつという条件を満たすように、検査行列を一括して生成することができる。また、部分行列ごとに生成することなく、下三角行列ま

たは単位行列を含むように検査行列を一括して生成することができる。従って、低密度パリティ検査符号において、優れたエラー訂正特性を実現することができ、簡素な方法で検査行列を生成することができる。また、検査行列が下三角行列や単位行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。

[0122] 実施の形態4.

さらに、本発明の第4の実施の形態を図面を参照して説明する。本実施の形態では、第1の実施の形態から第3の実施の形態までに示した伝送路符号化器および伝送路復号器のうちのいずれかを適用したデータ伝送システムを説明する。本発明によるデータ伝送システムの構成は、図1に示すものと同様である。データ発生器10は、伝送すべきデータ列を生成すると、生成したデータ列を伝送路符号化器11に出力する。すなわち、データ発生器10は、発生したデータ列を伝送路符号化器11に供給する。

[0123] 伝送路符号化器11は、第1の実施の形態から第3の実施の形態までに示した検査行列生成方法を実現する構成のいずれかを実装している。例えば、伝送路符号化器11は、検査行列を生成するための検査行列生成プログラムがインストールされている。伝送路符号化器11は、周期リストPにもとづいて検査行列Hを生成する。また、伝送路符号化器11は、データ発生器10から供給されたデータ列を、生成した検査行列Hを用いて符号語に変換する。そして、伝送路符号化器11は、伝送路12を介して符号語を伝送路復号器13に送信する。

[0124] 伝送路復号器13は、検査行列生成方法を実現する構成を実装している。例えば、伝送路復号器13は、検査行列を生成するための検査行列生成プログラムがインストールされている。伝送路復号器13は、周期リストPにもとづいて検査行列Hを生成する。また、伝送路復号器13は、受信した符号語から、生成した検査行列Hを用いて、sum-product 復号法に従って元のデータ列を復元する。そして、伝送路復号器13は、復元したデータ列をデータ消費器14に出力する。すなわち、伝送路復号器13は、復元したデータ列をデータ消費器14に供給する。

[0125] データ消費器14は、伝送路復号器13から供給されたデータ列を消費する。すなわ

ち、データ消費器14は、供給されたデータ列を処理して表示や出力を行う。

[0126] 例えば、データ伝送システムがビデオデータ伝送用のシステムである場合には、データ発生器10はビデオ符号化器であり、データ発生器10が発生するデータ列はビットストリームである。また、データ消費器14はビデオ復号器である。

[0127] 伝送路符号化器11および伝送路復号器13は、それぞれ同じ周期リストPを用いる。周期リストPの同一性を保つ方法として、伝送路符号化器11および伝送路復号器13それぞれに同じ周期リストPを初期値として与えておく方法を用いてもよい。また、外部入力によって周期リストPが与えられる場合には、外部入力された周期リストPを伝送路符号化器11および伝送路復号器13それぞれに通知するようにしてもよく、伝送路符号化器11および伝送路復号器13は、それぞれ通知された周期リストPを用いるようにしてもよい。

[0128] また、伝送路符号化器11が周期リストPを設定し、設定した周期リストPを伝送路符号化器11が伝送路12を介して伝送路復号器13に送信(通知)する方法を用いてもよい。この場合、伝送路12のエラー発生モデルによって周期リストPの最適値が異なる。伝送路符号化器11は、周期リストPを、符号語を送信するごとに送信(通知)してもよいし、周期リストPを更新した時のみ送信(通知)するようにしてもよい。また、周期リストPの変更を予め定めた所定の期間ごとに行う場合には、伝送路符号化器11は、所定の期間ごとに変更後の周期リストPを伝送路復号器13に送信(通知)してもよい。

[0129] また、伝送路12のエラー発生状況を最初に知るのは伝送路復号器13である。そのため、周期リストPの設定を伝送路復号器13が行ってもよい。この場合、伝送路符号化器11が周期リストPを伝送路復号器13に送信するのではなく、伝送路復号器13が伝送路12を介して周期リストPを伝送路符号化器11に送信(通知)する。

[0130] また、周期リストPの各要素を1つのパラメータから生成するための定義を取り入れて、周期リストPの先頭要素にもとづいて先頭要素以降の各要素を決定できる場合には、伝送路符号化器11または伝送路復号器13は、先頭要素のみを送信(通知)するようにしてもよい。例えば、周期リストPの要素は、互いに素であるという条件だけでなく、並びが昇順であるという2つの条件を満たす値のうちの最小値であると定義する

ことによって、先頭要素 $p_1$ だけを定めれば周期リストP全体の各要素を決定できるようにもよい。また、先頭要素 $p_1$ 以外の要素 $p(j)$ は1つ前の要素 $p(j-1)$ より大きい素数のうちの最小の素数であると定義することによって、先頭要素 $p_1$ だけを定めれば周期リストP全体を決定できるようにしてもよい。

[0131] また、検査行列のサイズを変更したい場合には、伝送路符号化器11は、変更後の検査行列の行数や列数を、伝送路12を通して伝送路復号器13に送信(通知)するようにしてもよい。また、検査行列のサイズを変更したい場合には、伝送路復号器13は、変更後の検査行列の行数や列数を、伝送路12を通して伝送路符号化器11に送信(通知)するようにしてもよい。

[0132] 以上のように、本実施の形態によれば、データ伝送システムにおいて、伝送路符号化器11および伝送路復号器13は、第1の実施の形態から第3の実施の形態までに示した検査行列生成方法のうちのいずれかを用いて検査行列を生成する。従って、低密度パリティ検査符号において、優れたエラー訂正特性を実現することができ、簡単な方法で検査行列を生成することができる。また、検査行列が下三角行列や単位行列を含まない場合と比較して生成行列の生成コストや符号化コストを低減することができる。

[0133] また、本実施の形態によれば、周期リストPまたは周期リストPの先頭要素がわかれば検査行列を決定できる。そのため、伝送路符号化器11または伝送路復号器13のうちのいずれか一方が周期リストPまたは先頭要素を他方に通知すれば、伝送路符号化器11および伝送路復号器13は、同じ検査行列を共有することができる。

[0134] また、検査行列のサイズを変更する場合には、伝送路符号化器11または伝送路復号器13のうちのいずれか一方が行列サイズを他方に通知すれば、検査行列のサイズを容易に変更することができる。従って、伝送路12の特性やパケット交換網の輻輳状況が変化する場合であっても、データ伝送の時点で伝送に最適な検査行列を容易に利用することができる。

### 産業上の利用可能性

[0135] 本発明による検査行列生成方法は、データ列をLDPC符号化するために用いる検査行列を、データ伝送システムに含まれる伝送路符号化器が生成する場合に適用

できる。また、検査行列生成方法は、受信した符号語を復号するために用いる検査行列を、データ伝送システムに含まれる伝送路復号器が生成する場合に適用できる

。

## 請求の範囲

[1] 低密度パリティ検査符号におけるm行n列の検査行列Hを生成するための検査行列生成方法であって、

前記検査行列Hを、m行k列( $k=n-m$ )の部分行列H1とm行m列の部分行列H2とで構成し、

前記部分行列H1に含まれるいずれの2つの行を選んだ場合であっても、2つの行の周期が素となるか、または2つの行の周期が同一で位相が異なるという条件を満たすように、前記部分行列H1の各行の行列要素「1」の位置を決定する検査行列生成方法。

[2] 周期リストP={ $p(1), p(2), \dots, p(PL)$ }( $p(1) \sim p(PL)$ は互いに素)を定め、

前記周期リストPの要素 $p(j)$ ごとに、周期が $p(j)$ であり位相が異なる最大 $p(j)$ 個の部分行列H1の行を生成する請求項1記載の検査行列生成方法。

[3] 先頭の要素 $p(1)$ にもとづいて要素 $p(2)$ から要素 $p(PL)$ までを生成する請求項2記載の検査行列生成方法。

[4] 周期リストPの要素 $p(j)$ を、先行する要素 $p(1)$ から要素 $p(j-1)$ までの全ての要素と互いに素であるという条件を満たす値のうちの最小の値となるように生成する請求項3記載の検査行列生成方法。

[5] 周期リストPの要素 $p(j)$ を、1つ前の要素 $p(j-1)$ より大きい素数であるという条件を満たす値のうちの最小の値となるように生成する請求項3記載の検査行列生成方法。

[6] 部分行列H2として単位行列を生成する請求項1から請求項5のうちのいずれか1項に記載の検査行列生成方法。

[7] 部分行列H2として、部分行列H2に含まれるいずれの2つの行を選んだ場合であっても、2つの行の周期が素となるか、または2つの行の周期が同一で位相が異なるという条件を満たすように下三角内の行列要素「1」の位置を決定することによって、下三角行列を生成する請求項1記載の検査行列生成方法。

[8] 周期リストP={ $p(1), p(2), \dots, p(PL)$ }( $p(1) \sim p(PL)$ は互いに素)を定め、前記周期リストPの要素 $p(j)$ ごとに、周期が $p(j)$ であり位相が異なる最大 $p(j)$ 個の

部分行列H2の行を生成する請求項7記載の検査行列生成方法。

[9] 先頭の要素p(1)にもとづいて要素p(2)から要素p(PL)までを生成する請求項8記載の検査行列生成方法。

[10] 周期リストPの要素p(j)を、先行する要素p(1)から要素p(j-1)までの全ての要素と互いに素であるという条件を満たす値のうちの最小値となるように生成する請求項9記載の検査行列生成方法。

[11] 周期リストPの要素p(j)を、1つ前の要素p(j-1)より大きい素数であるという条件を満たす値のうちの最小の値となるように生成する請求項9記載の検査行列生成方法。

[12] 低密度パリティ検査符号におけるm行n列の検査行列を生成するための検査行列生成方法であって、

周期リストP={p(1), p(2), …, p(PL)}(p(1)～p(PL)は互いに素)を用いて、N(j)を前記周期リストPの要素p(1)から要素p(j)までの値の合計であると定義し且つN(0)を0であると定義した場合に、N(j-1)+1≤r≤N(j)であれば、整数iおよび所定の値F(j)を用いて $1 \leq c \leq n-m$ 且つ $c = p(j) \cdot i + r + F(j)$ の条件を満たす列cに対応する行列要素を「1」とし、 $c = n-m+r$ の条件を満たす列cに対応する行列要素を「1」とし、前記いずれの条件をも満たさない行列要素を「0」とすることによって検査行列の行rを生成する検査行列生成方法。

[13]  $F(j) = -N(j-1)$ とする請求項12記載の検査行列生成方法。

[14]  $F(j) = n-m$ とする請求項12記載の検査行列生成方法。

[15] 低密度パリティ検査符号におけるm行n列の検査行列を生成するための検査行列生成方法であって、

周期リストP={p(1), p(2), …, p(PL)}(p(1)～p(PL)は互いに素)を用いて、N(j)を前記周期リストPの要素p(1)から要素p(j)までの値の合計であると定義し且つN(0)を0であると定義した場合に、N(j-1)+1≤r≤N(j)であれば、整数iを用いて $1 \leq c \leq n-m+r$ 且つ $c = p(j) \cdot i + n-m+r$ の条件を満たす列cに対応する行列要素を「1」とし、前記条件を満たさない行列要素を「0」とすることによって検査行列の行rを生成する検査行列生成方法。

[16] 低密度パリティ検査符号におけるm行n列の検査行列を生成するための検査行列生成方法であって、

周期リストP={p(1), p(2), …, p(PL)}(p(1)～p(PL)は互いに素)と、周期リストQ={q(1), q(2), …, q(QL)}(q(1)～q(QL)は互いに素)とを用いて、N(j)を前記周期リストPの要素p(1)から要素p(j)までの値の合計であると定義し、N(0)を0であると定義し、M(j)を前記周期リストQの要素q(1)から要素q(j)までの値の合計であると定義し、且つM(0)を0であると定義した場合に、 $N(j-1) + 1 \leq r \leq N(j)$ であれば、整数iおよび所定の値F(j)を用いて $1 \leq c \leq n-m$ 且つ $c = p(j) \cdot i + r + F(j)$ の条件を満たす列cに対応する行列要素を「1」とし、 $M(j-1) + 1 \leq r \leq M(j)$ であれば、整数iを用いて $n-m+1 \leq c \leq n-m+r$ 且つ $c = q(j) \cdot i + n-m+r$ の条件を満たす列cに対応する行列要素を「1」とし、前記いずれの条件をも満たさない行列要素を「0」とすることによって検査行列の行rを生成する検査行列生成方法。

[17]  $F(j) = -N(j-1)$ とする請求項16記載の検査行列生成方法。

[18]  $F(j) = n-m$ とする請求項16記載の検査行列生成方法。

[19] 先頭の要素p(1)にもとづいて要素p(2)から要素p(PL)までを生成することによって、周期リストPを定める請求項12、請求項15または請求項16記載の検査行列生成方法。

[20] 周期リストPの要素p(j)を、先行する要素p(1)から要素p(j-1)までの全ての要素と互いに素であるという条件を満たす値のうちの最小値となるように生成する請求項19記載の検査行列生成方法。

[21] 周期リストPの要素p(j)を、1つ前の要素p(j-1)より大きい素数であるという条件を満たす値のうちの最小の値となるように生成する請求項19記載の検査行列生成方法。

[22] データを符号化する符号化装置と、符号化されたデータを復号する復号装置とを含むデータ伝送システムであって、

前記符号化装置は、

所定のパラメータにもとづいて、請求項1、請求項12、請求項15または請求項16のうちのいずれか1項に記載の検査行列生成方法を用いて検査行列を生成し、

生成した検査行列を用いてデータを低密度パリティ符号化して符号語に変換し、

変換した符号語を、伝送路を介して前記復号装置に送信し、

前記復号装置は、

前記符号化装置が用いるパラメータと同一のパラメータにもとづいて、前記検査行列生成方法を用いて検査行列を生成し、

前記符号化装置から受信した符号語を、生成した検査行列を用いて復号し符号化前のデータに変換するデータ伝送システム。

[23] 符号化装置は、パラメータとしての所定の周期リストPにもとづいて検査行列を生成し、

復号装置は、前記符号化装置が用いる周期リストPと同一の周期リストPにもとづいて検査行列を生成する請求項22記載のデータ伝送システム。

[24] 符号化装置は、

パラメータとしての周期リストPの先頭の要素p(1)にもとづいて、要素p(2)から要素p(PL)までを生成することによって、周期リストPを定め、

定めた周期リストにもとづいて検査行列を生成し、

復号装置は、

前記符号化装置が用いる要素p(1)と同一の要素p(1)にもとづいて、要素p(2)から要素p(PL)までを生成することによって、周期リストPを定め、

定めた周期リストにもとづいて検査行列を生成する請求項22記載のデータ伝送システム。

[25] 符号化装置は、周期リストPの要素p(j)を、先行する要素p(1)から要素p(j-1)までの全ての要素と互いに素であるという条件を満たす値のうちの最小値となるように生成し、

復号装置は、周期リストPの要素p(j)を、先行する要素p(1)から要素p(j-1)までの全ての要素と互いに素であるという条件を満たす値のうちの最小値となるように生成する請求項24記載のデータ伝送システム。

[26] 符号化装置は、周期リストPの要素p(j)を、1つ前の要素p(j-1)より大きい素数であるという条件を満たす値のうちの最小の値となるように生成し、

復号装置は、周期リストPの要素p(j)を、1つ前の要素p(j-1)より大きい素数であるという条件を満たす値のうちの最小の値となるように生成する請求項24記載のデータ伝送システム。

[27] 符号化装置は、伝送路を介してパラメータを復号装置に送信し、  
前記復号装置は、前記符号化装置から受信したパラメータを用いることによって、  
前記符号化装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成  
する請求項22記載のデータ伝送システム。

[28] 復号装置は、伝送路を介してパラメータを符号化装置に送信し、  
前記符号化装置は、前記復号装置から受信したパラメータを用いることによって、  
前記復号装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成す  
る請求項22記載のデータ伝送システム。

[29] 符号化装置は、所定時間ごとにパラメータを伝送路を介して復号装置に送信し、  
前記復号装置は、前記符号化装置から受信したパラメータを用いることによって、  
前記符号化装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成  
する請求項22記載のデータ伝送システム。

[30] 復号装置は、所定時間ごとにパラメータを伝送路を介して符号化装置に送信し、  
前記符号化装置は、前記復号装置から受信したパラメータを用いることによって、  
前記復号装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成す  
る請求項22記載のデータ伝送システム。

[31] 符号化装置は、パラメータの内容が更新された場合に、前記パラメータを伝送路を  
介して復号装置に送信し、  
前記復号装置は、前記符号化装置から受信したパラメータを用いることによって、  
前記符号化装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成  
する請求項22から請求項記載のデータ伝送システム。

[32] 復号装置は、パラメータの内容が更新された場合に、前記パラメータを伝送路を介  
して符号化装置に送信し、  
前記符号化装置は、前記復号装置から受信したパラメータを用いることによって、  
前記復号装置が用いるパラメータと同一のパラメータにもとづいて検査行列を生成す

る請求項22記載のデータ伝送システム。

[33] 所定のパラメータにもとづいて、請求項1、請求項12、請求項15または請求項16のうちのいずれか1項に記載の検査行列生成方法を用いて検査行列を生成し、生成した検査行列を用いてデータを低密度パリティ符号化して符号語に変換し、変換した符号語を、伝送路を介して復号装置に送信する符号化装置。

[34] 符号化装置から、伝送路を介して符号語を受信し、所定のパラメータにもとづいて、請求項1、請求項12、請求項15または請求項16のうちのいずれか1項に記載の検査行列生成方法を用いて検査行列を生成し、前記受信した符号語を、生成した検査行列を用いて復号し符号化前のデータに変換する復号装置。

[35] 低密度パリティ検査符号におけるm行n列の検査行列Hを生成させるための検査行列生成プログラムであって、  
コンピュータに、  
前記検査行列Hを、m行k列の部分行列H1とm行m列の部分行列H2とで構成する処理と( $m=n-k$ )、  
前記部分行列H1に含まれるいずれの2つの行を選んだ場合であっても、2つの行の周期が素となるか、または2つの行の周期が同一で位相が異なるという条件を満たすように、前記部分行列H1の各行の行列要素「1」の位置を決定する処理とを実行させる検査行列生成プログラム。

[36] 低密度パリティ検査符号におけるm行n列の検査行列を生成させるための検査行列生成プログラムであって、  
コンピュータに、  
周期リストP={ $p(1), p(2), \dots, p(PL)$ }( $p(1) \sim p(PL)$ は互いに素)を用いて、 $N(j)$ を前記周期リストPの要素 $p(1)$ から要素 $p(j)$ までの値の合計であると定義し且つ $N(0)$ を0であると定義した場合に、 $N(j-1) + 1 \leq r \leq N(j)$ であれば、整数*i*および所定の値 $F(j)$ を用いて $1 \leq c \leq n-m$ 且つ $c = p(j) \cdot i + r + F(j)$ の条件を満たす列cに対応する行列要素を「1」とし、 $c = n-m+r$ の条件を満たす列cに対応する行列要素を「1」とし、前記いずれの条件をも満たさない行列要素を「0」とすることによって検査

行列の行rを生成する処理を実行させる検査行列生成プログラム。

[37] 低密度パリティ検査符号におけるm行n列の検査行列を生成させるための検査行列生成プログラムであって、

コンピュータに、

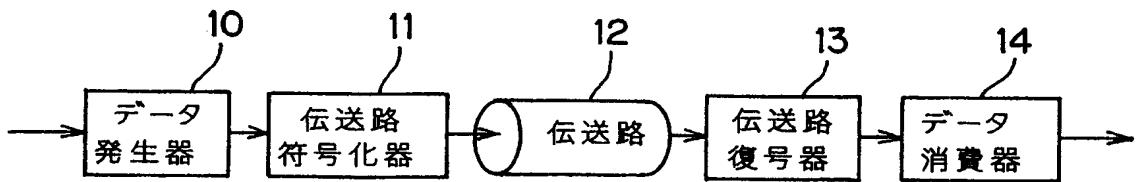
周期リストP={p(1), p(2), …, p(PL)}(p(1)～p(PL)は互いに素)を用いて、N(j)を前記周期リストPの要素p(1)から要素p(j)までの値の合計であると定義し且つN(0)を0であると定義した場合に、N(j-1)+1≤r≤N(j)であれば、整数iを用いて1≤c≤n-m+r且つc=p(j)·i+n-m+rの条件を満たす列cに対応する行列要素を「1」とし、前記条件を満たさない行列要素を「0」とすることによって検査行列の行rを生成する処理を実行させる検査行列生成プログラム。

[38] 低密度パリティ検査符号におけるm行n列の検査行列を生成させるための検査行列生成プログラムであって、

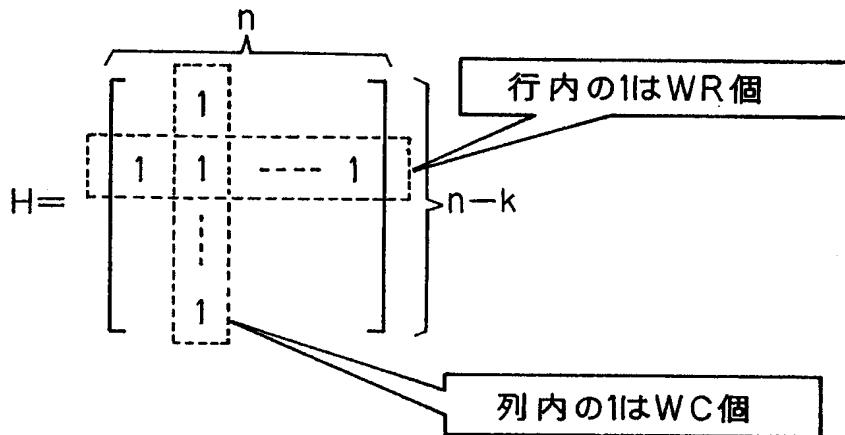
コンピュータに、

周期リストP={p(1), p(2), …, p(PL)}(p(1)～p(PL)は互いに素)と、周期リストQ={q(1), q(2), …, q(QL)}(q(1)～q(QL)は互いに素)とを用いて、N(j)を前記周期リストPの要素p(1)から要素p(j)までの値の合計であると定義し、N(0)を0であると定義し、M(j)を前記周期リストQの要素q(1)から要素q(j)までの値の合計であると定義し且つM(0)を0であると定義した場合に、N(j-1)+1≤r≤N(j)であれば、整数iおよび所定の値F(j)を用いて1≤c≤n-m且つc=p(j)·i+r+F(j)の条件を満たす列cに対応する行列要素を「1」とし、M(j-1)+1≤r≤M(j)であれば、整数iを用いてn-m+1≤c≤n-m+r且つc=q(j)·i+n-m+rの条件を満たす列cに対応する行列要素を「1」とし、前記いずれの条件をも満たさない行列要素を「0」とすることによって検査行列の行rを生成する処理を実行させる検査行列生成プログラム。

[~~※~~ 1]



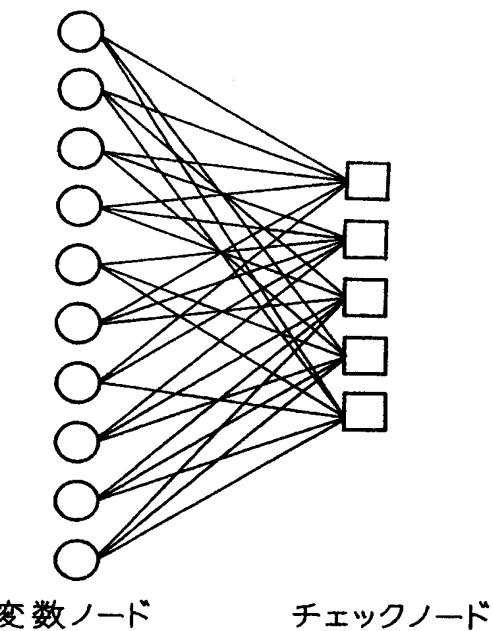
[図2]



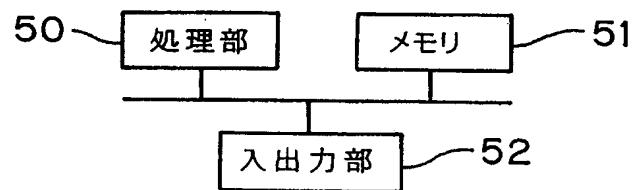
[図3A]

$$H = \begin{bmatrix} 1 & 1 & 1 & 1 & 0 & 1 & 1 & 0 & 0 & 0 \\ 0 & 0 & 1 & 1 & 1 & 1 & 1 & 1 & 0 & 0 \\ 0 & 1 & 0 & 1 & 0 & 1 & 0 & 1 & 1 & 1 \\ 1 & 0 & 1 & 0 & 1 & 0 & 0 & 1 & 1 & 1 \\ 1 & 1 & 0 & 0 & 1 & 0 & 1 & 0 & 1 & 1 \end{bmatrix}$$

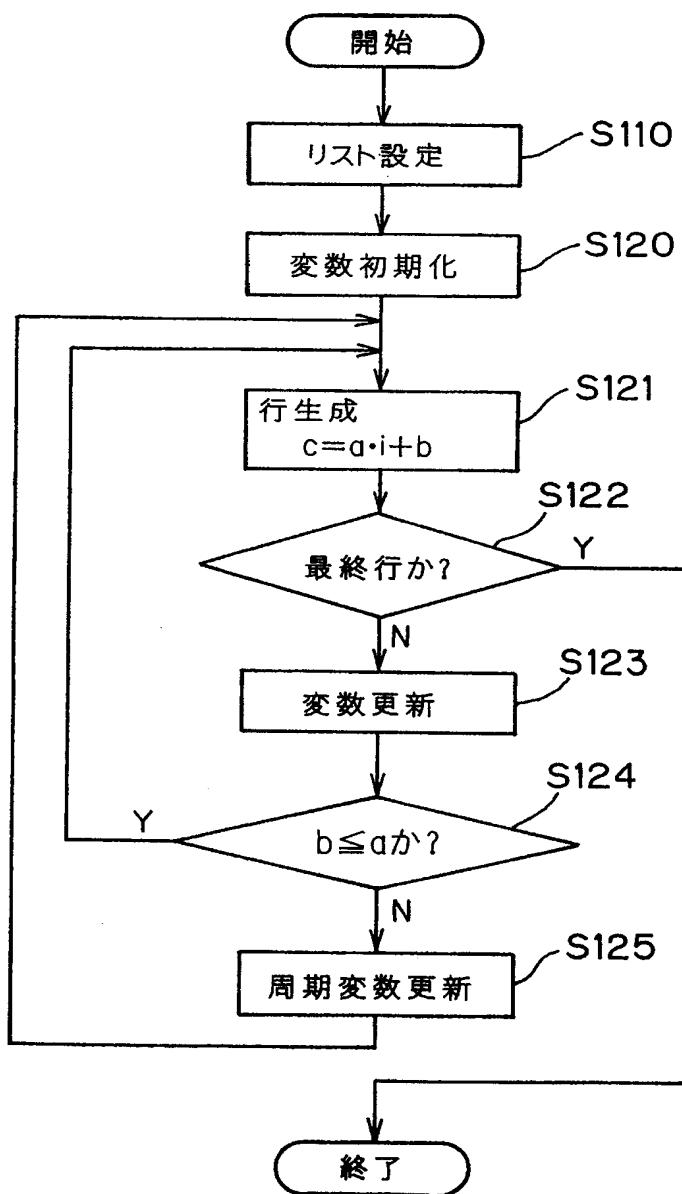
[図3B]



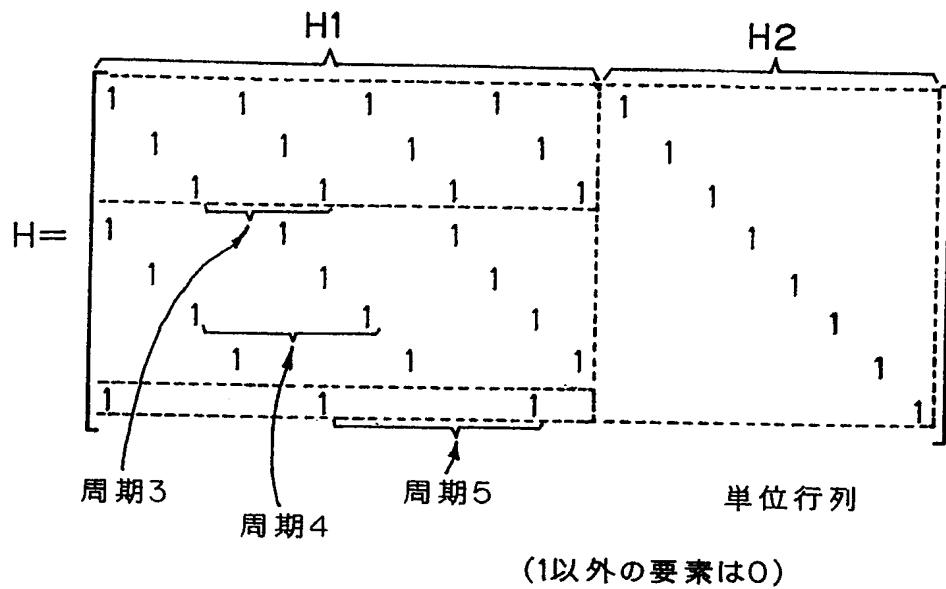
[図4]



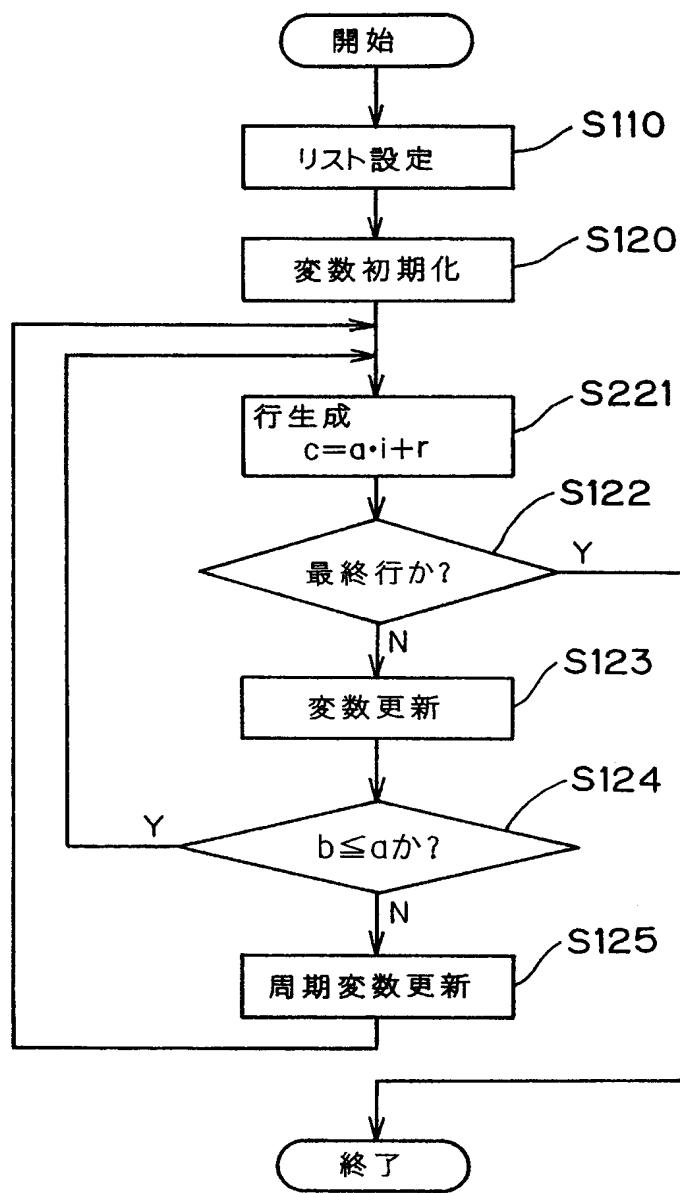
[図5]



[図6]

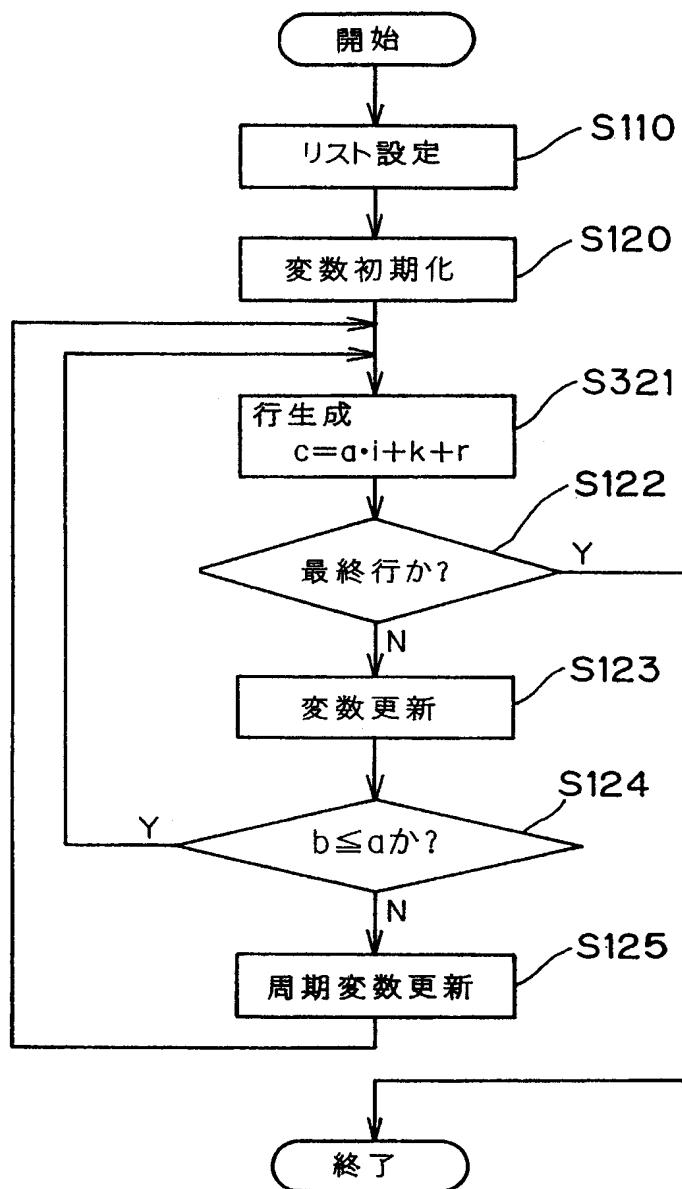


[図7]

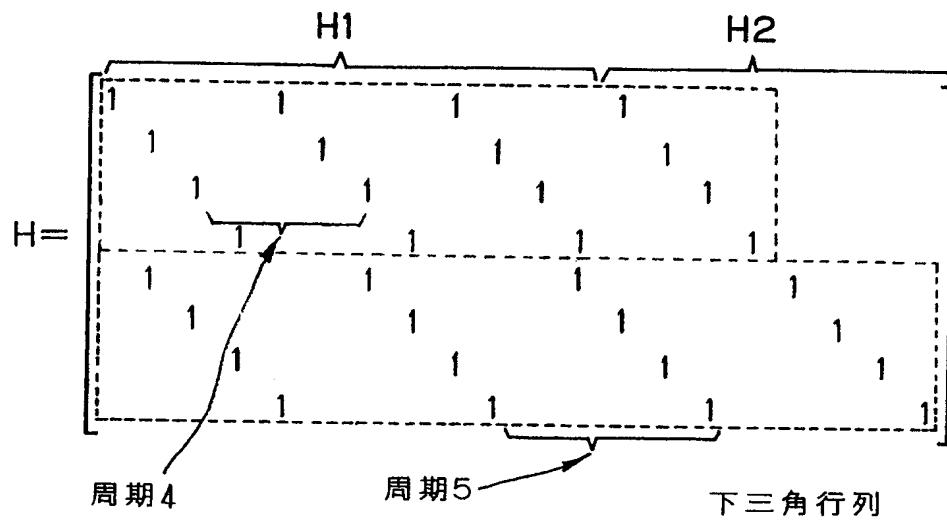


[図8]

[図9]



[図10]



(1以外の要素は0)

## INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/000471

**A. CLASSIFICATION OF SUBJECT MATTER**  
**Int.Cl<sup>7</sup> H03M13/19**

According to International Patent Classification (IPC) or to both national classification and IPC

**B. FIELDS SEARCHED**

Minimum documentation searched (classification system followed by classification symbols)

**Int.Cl<sup>7</sup> H03M13/00-13/53**

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2005
Kokai Jitsuyo Shinan Koho	1971-2005	Toroku Jitsuyo Shinan Koho	1994-2005

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

**C. DOCUMENTS CONSIDERED TO BE RELEVANT**

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2001-168733 A (Thomson-CSF), 22 June, 2001 (22.06.01), Full text; all drawings & US 6715121 B1 & EP 1093231 A1 & FR 2799592 A & CA 2322983 A1	1-38
A	D. J. C. Mackay, Good Error-Correcting Codes Based on Very Sparse Matrices, IEEE Transactions on Information theory, Vol. 45, No. 2, March, 1999, pages 399 to 431	1-38
A	WO 2001/097387 A1 (AWARE, INC.), 20 December, 2001 (20.12.01), Par. Nos. [0055] to [0056]; Fig. 4 & JP 2004-503979 A & US 2002/0042899 A1 & EP 1290802 A & AU 6709601 A & CA 2409179 A	1-38

Further documents are listed in the continuation of Box C.

See patent family annex.

* Special categories of cited documents:	
"A"	document defining the general state of the art which is not considered to be of particular relevance
"E"	earlier application or patent but published on or after the international filing date
"L"	document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
"O"	document referring to an oral disclosure, use, exhibition or other means
"P"	document published prior to the international filing date but later than the priority date claimed
"T"	later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"X"	document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"Y"	document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
"&"	document member of the same patent family

Date of the actual completion of the international search  
**17 March, 2005 (17.03.05)**

Date of mailing of the international search report  
**05 April, 2005 (05.04.05)**

Name and mailing address of the ISA/  
**Japanese Patent Office**

Authorized officer

Facsimile No.

Telephone No.

**INTERNATIONAL SEARCH REPORT**

International application No.

PCT/JP2005/000471

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2003-244109 A (Mitsubishi Electric Corp.), 29 August, 2003 (29.08.03), Par. Nos. [0036] to [0040]; Fig. 5 & WO 2003/069839 A1	1-38

A. 発明の属する分野の分類（国際特許分類（IPC））  
Int. C17 H03M13/19

## B. 調査を行った分野

調査を行った最小限資料（国際特許分類（IPC））  
Int. C17 H03M13/00 - 13/53

## 最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2005年
日本国実用新案登録公報	1996-2005年
日本国登録実用新案公報	1994-2005年

国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）

## C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	JP 2001-168733 A (トムソンセーフティ) 2001.06.22, 全文, 全図 & US 6715121 B1 & EP 1093231 A1 & FR 2799592 A & CA 2322983 A1	1-38
A	D. J. C. Mackay, Good Error-Correcting Codes Based on Very Sparse Matrices, IEEE Transactions on Information theory, Vol. 45 No. 2, March 1999, pp. 399-431	1-38
A	WO 2001/097387 A1 (AWARE, INC), 2001.12.20, [0055]-[0056], Fig. 4	1-38

C欄の続きにも文献が列挙されている。

パテントファミリーに関する別紙を参照。

## \* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す）

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

## の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日

17. 03. 2005

国際調査報告の発送日

05. 4. 2005

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)

郵便番号 100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官（権限のある職員）

藤井 浩

5K 8625

電話番号 03-3581-1101 内線 3555

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	& JP 2004-503979 A & US 2002/0042899 A1 & EP 1290802 A & AU 6709601 A & CA 2409179 A  JP 2003-244109 A (三菱電機株式会社), 2003. 08. 29, [0036]–[0040], [図 5] & WO 2003/069839 A1	1-38